

(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2001年3月15日 (15.03.2001)

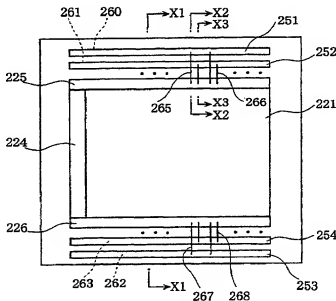
PCT

(10) 国際公開番号
WO 01/18596 A1

- (51) 国際特許分類: G02F 1/1345 (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 倉増敬三郎
(21) 国際出願番号: PCT/JP00/05945 (KURAMASU, Keizaburo) [JP/JP]; 〒610-0351 京都
府京田辺市大住ヶ丘 3-12-2 Kyoto (JP). 南野 裕
(22) 国際出願日: 2000年8月31日 (31.08.2000) (NANNO, Yutaka) [JP/JP]; 〒665-0024 兵庫県宝塚市
逆瀬台 1-7-1 714 Hyogo (JP).
- (25) 国際出願の言語: 日本語 (74) 代理人: 大前 要(OHMAE, Kaname); 〒540-0037 大
阪府大阪市中央区内平野町2-3-14 ライオンスビル大
(26) 国際公開の言語: 日本語 手前2階 Osaka (JP).
- (30) 優先権データ: (81) 指定国 (国内): CN, KR, US.
特願平11/254389 1999年9月8日 (08.09.1999) JP
特願平11/259304 1999年9月13日 (13.09.1999) JP 派付公開書類:
— 国際調査報告書
- (71) 出願人 (米国を除く全ての指定国について): 松下電
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
TRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市
大字門真1006番地 Osaka (JP).
2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

(54) Title: DISPLAY DEVICE AND METHOD OF MANUFACTURE THEREOF

(54) 発明の名称: 表示装置およびその製造方法



(57) Abstract: An active matrix substrate (212) comprises a glass substrate (210), on which are integrally formed a liquid crystal display section including a matrix array composed of thin-film transistors, and a driver circuits (224-226) for driving liquid crystal display section (221). Glass substrate (210) has its peripheries with grooves (260-263), in which power supply lines (251-254) for the driver circuits (225, 226) are buried. Such a configuration reduces the resistance in the power supply lines for the driver circuit and the buses, such as data lines, without increasing device area. The active matrix substrate formed integrally with driver circuits reduces the drop in the supply voltage to ensure reliable operation of the driver circuits.

[続葉有]

WO 01/18596 A1